

SPECIFICATION

MODEL: 013-LAP-S/PDIF-M

PART NO : _____

VERSION : V1.23

Approver		Check	Design
GM	PM		

Customer Confirm

目录

1.	软件注册	3
2.	人机界面	6
3.	使用说明	9

1. 软件注册

软件注册请依照下列步骤进行注册。

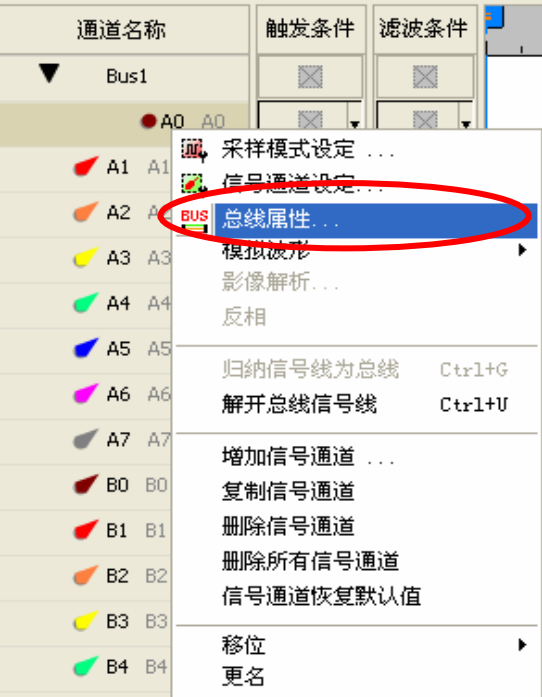
※ 注 1: 所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2: 本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

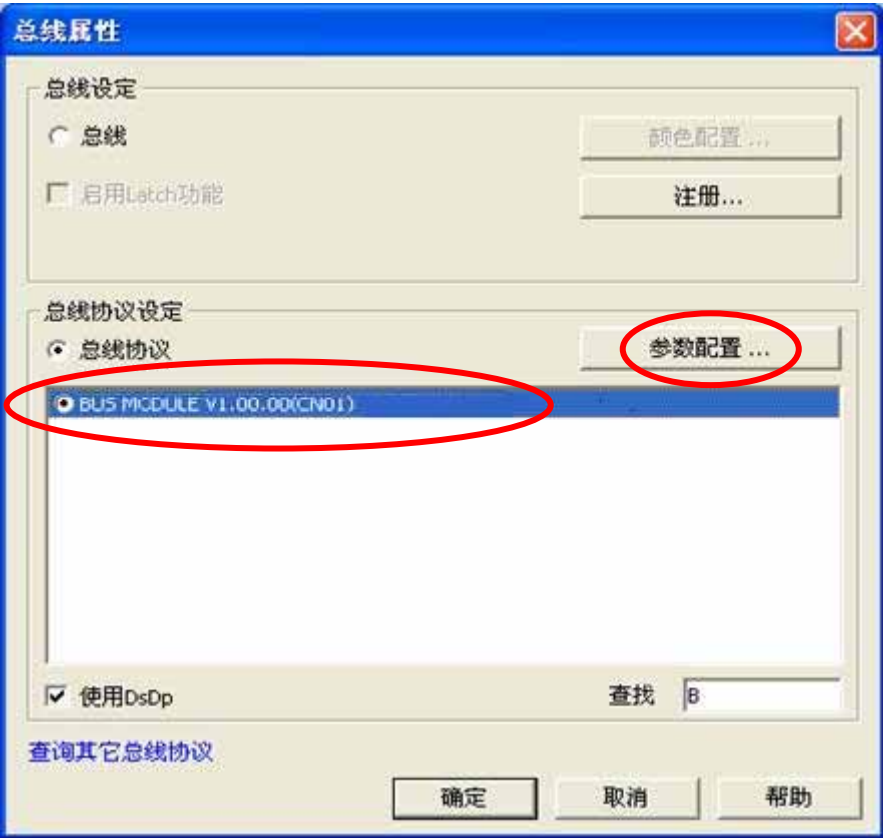
STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



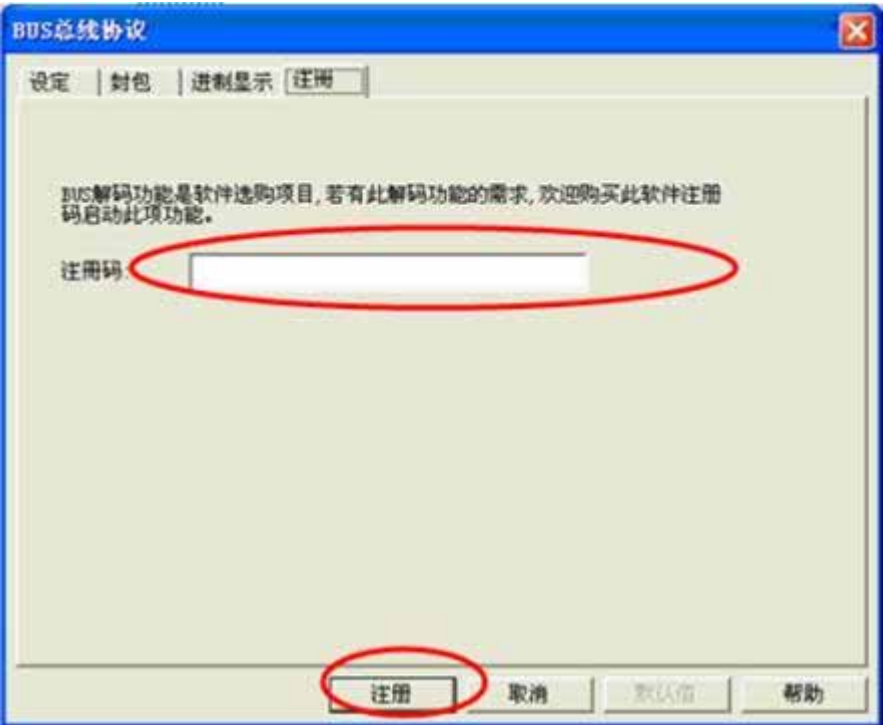
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



STEP 3. 在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



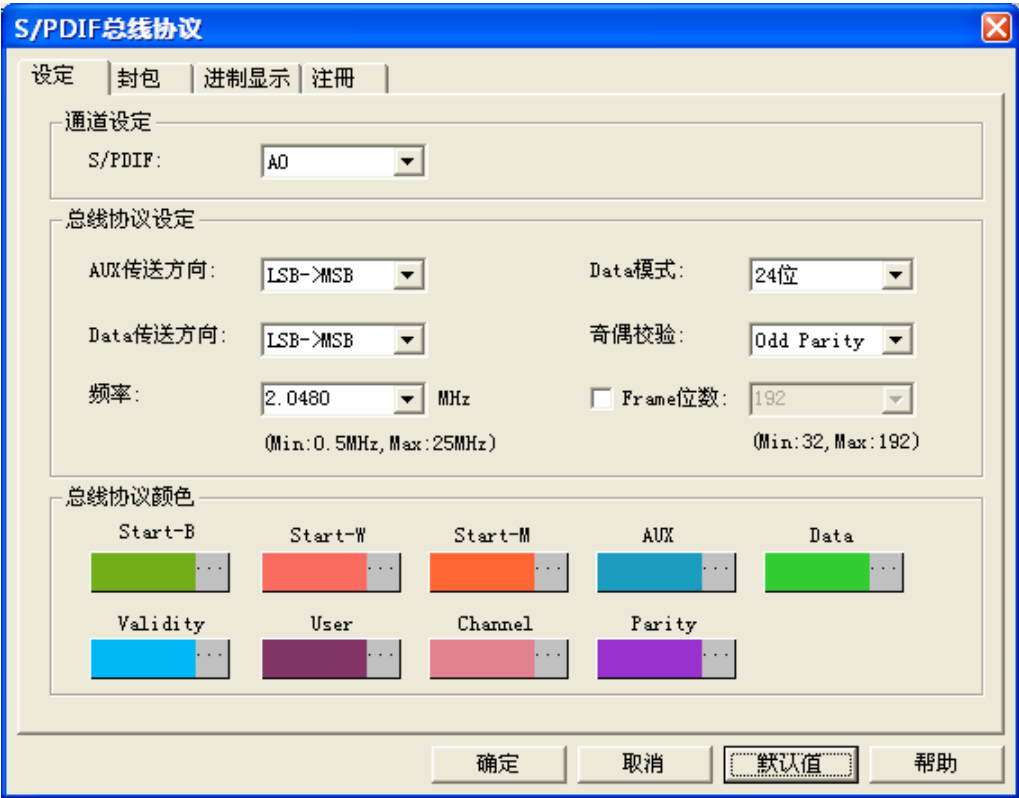
STEP 5. 注册成功后，在注册页会显示注册成功



2. 人机界面

设定部分，请参考下图界面。

设定页



通道设定:

S/PDIF 总线协议只需要 1 线解码。

总线协议设定:

AUX 传送方向:

可选择 LSB->MSB 或 MSB->LSB 两种，默认为 LSB->MSB。

Data 传送方向:

可选择 LSB->MSB 或 MSB->LSB 两种，默认为 LSB->MSB。

频率:

可选择 2.0480Mhz, 2.8224Mhz, 3.072Mhz, 5.6448Mhz, 6.144Mhz, 11.2896Mhz, 12.288Mhz, 22.5792Mhz, 24.576Mhz 共 9 种，也可以输入 0.5~25MHz 之间的频率。默认为 2.0480Mhz。

Data 模式:

可选择 24 位，20 位或 16 位，默认为 24 位模式。

奇偶校验:

可选择 Odd Parity 或 Even Parity，默认 Odd Parity 校验。

Frame 位数:

如勾选此功能，译码按照 BLOCK 格式协议严格译码，不勾选，只要符合 Sumframe 格式都会译码出来。通常 BLOCK 范围 32~192 个 Frame，一般 BLOCK 为 192 个。

总线协议颜色:

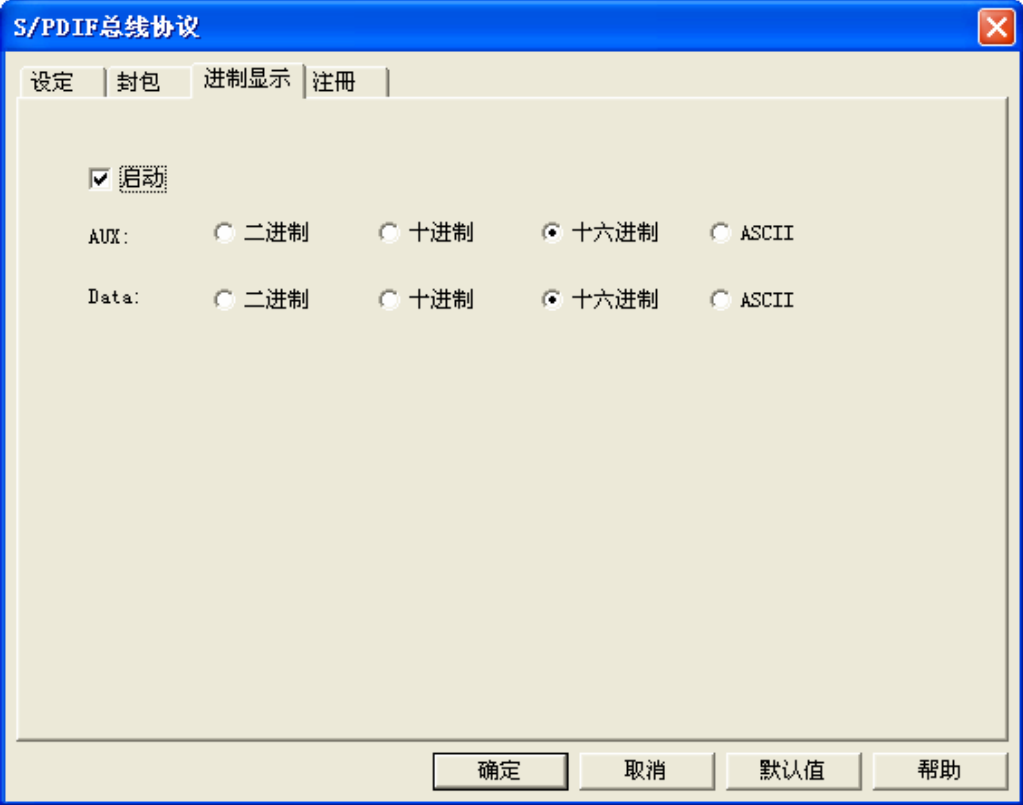
使用者可自行设定解码字段颜色。

封包页



封包部分可依使用者喜好调整各封包颜色，勾选项显示在封包列表中，未勾选项不会显示在封包列表中。默认勾选所有项。

进制显示页：



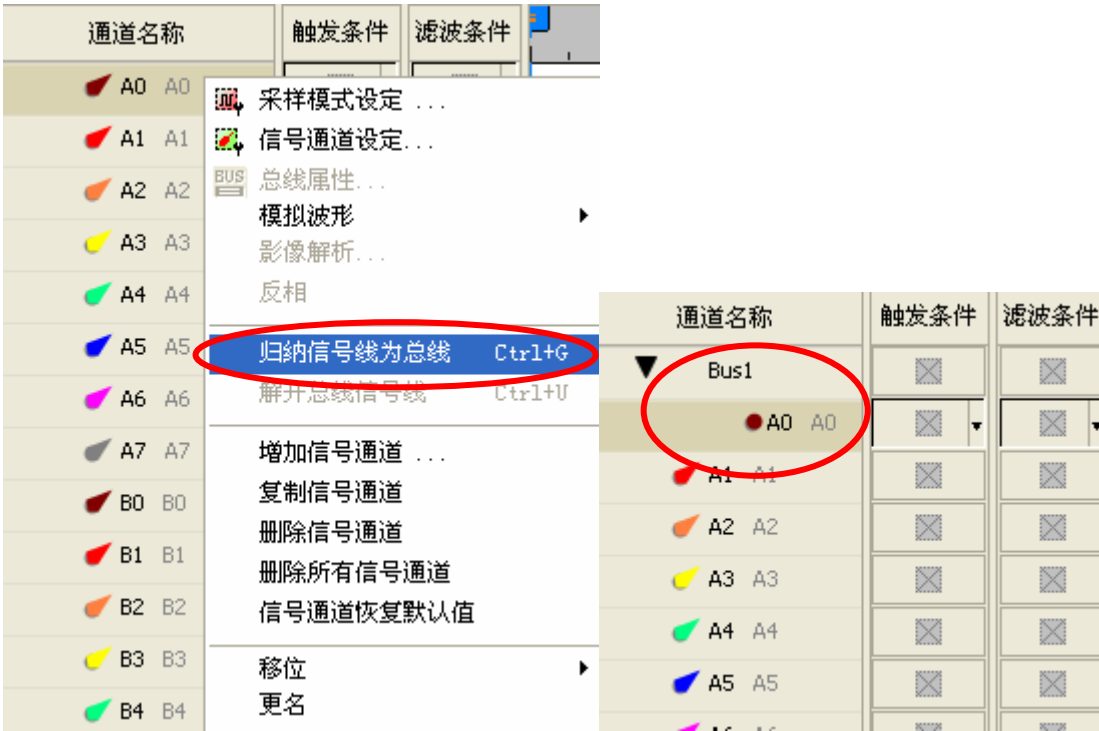
当启用自定义进制显示时，AUX, Data 用户可自定义其进制。不启用时，为灰色状态，不可点选进制设定。

注册页:



3. 使用说明

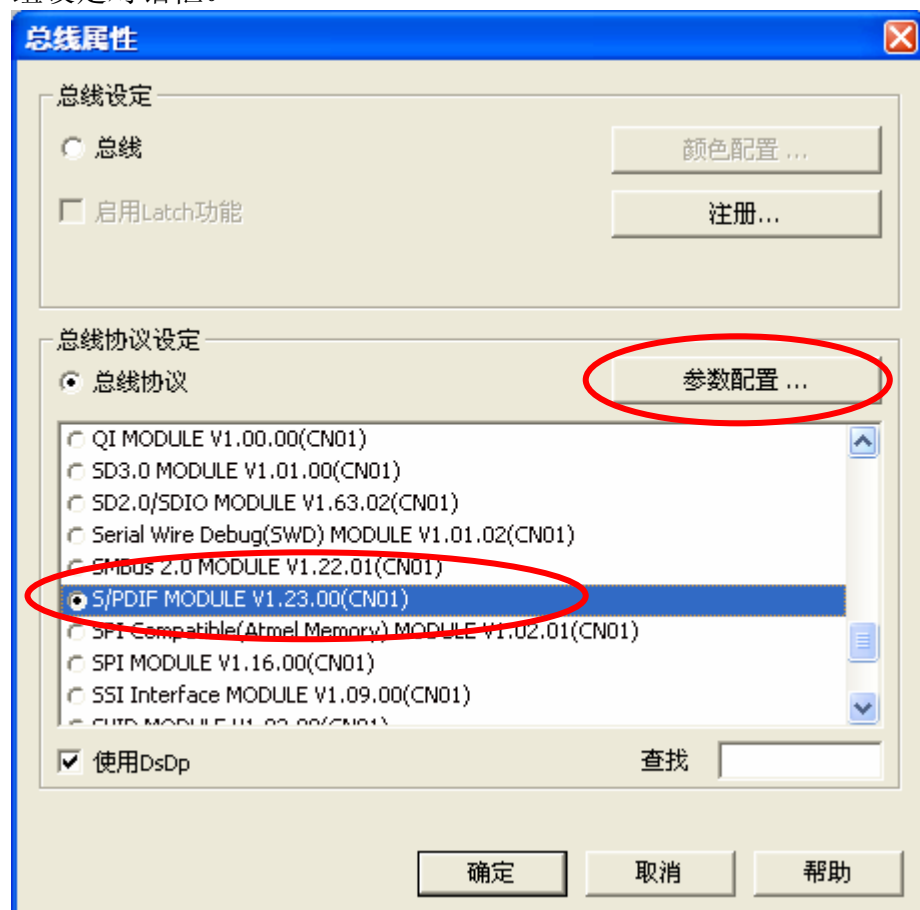
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1，S/PDIF 总线协议分析只需 1 线解码。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



STEP 3. 在总线属性对话框，点选 S/PDIF MODULE V1.23.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



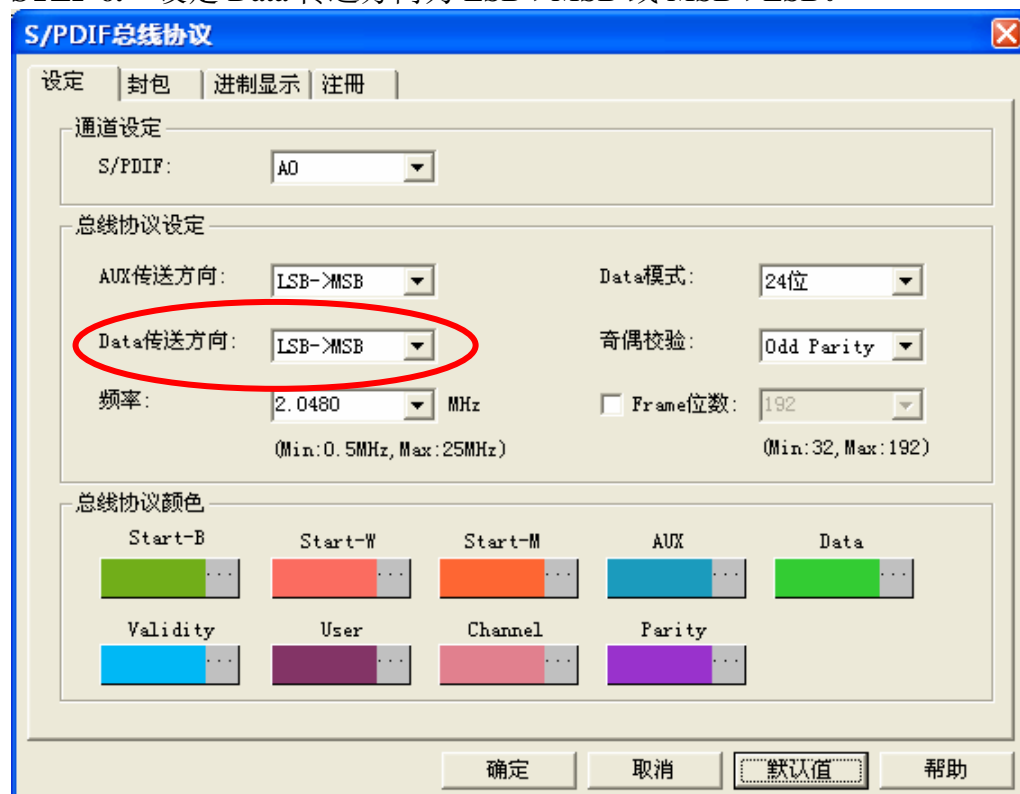
STEP 4. 通道设定。



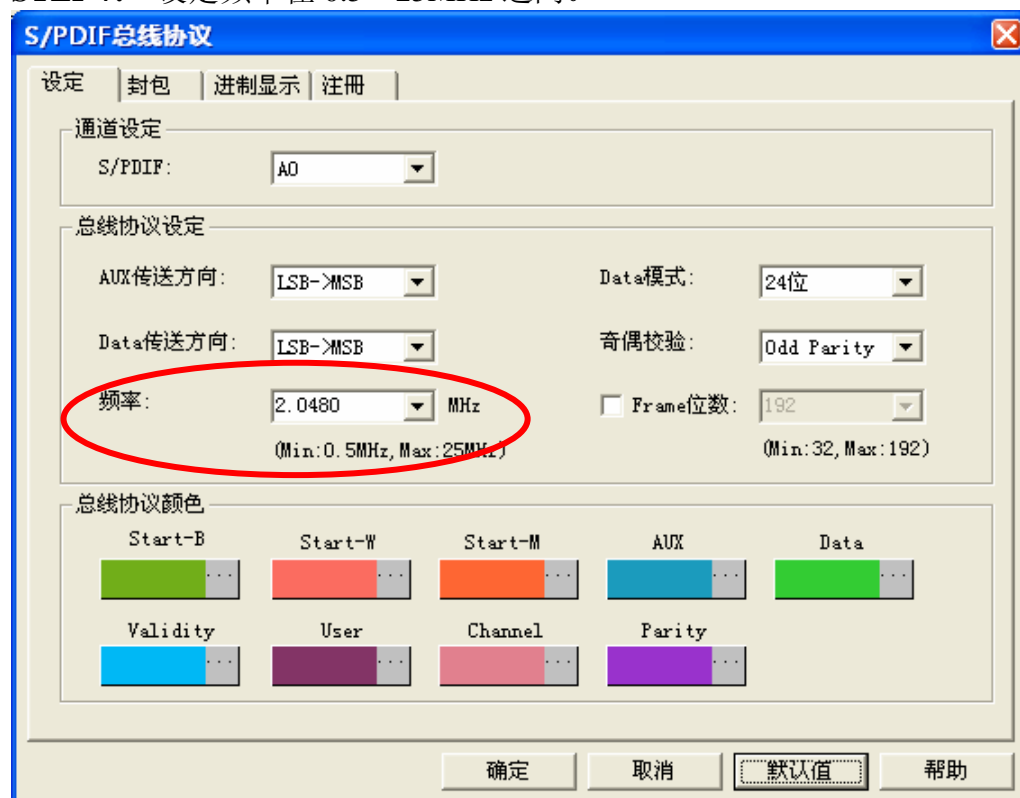
STEP 5. 设定 AUX 传送方向为 LSB->MSB 或 MSB->LSB。



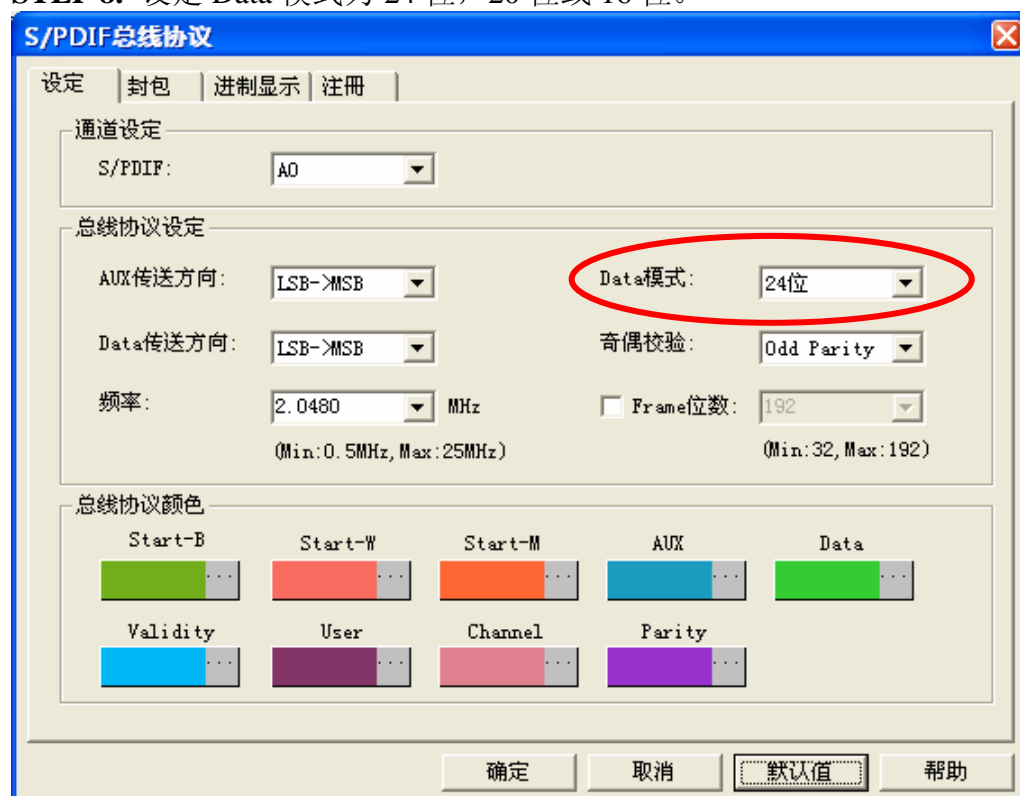
STEP 6. 设定 Data 传送方向为 LSB->MSB 或 MSB->LSB。



STEP 7. 设定频率在 0.5~25MHz 之间。



STEP 8. 设定 Data 模式为 24 位，20 位或 16 位。



STEP 9. 设定奇偶校验。

S/PDIF总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

S/PDIF: A0

总线协议设定

AUX传送方向: LSB->MSB Data模式: 24位

Data传送方向: LSB->MSB 奇偶校验: Odd Parity

频率: 2.0480 MHz (Min:0.5MHz, Max:25MHz)

☐ Frame位数: 192 (Min:32, Max:192)

总线协议颜色

Start-B	Start-W	Start-M	AUX	Data
Validity	User	Channel	Parity	

确定 取消 默认值 帮助

STEP 10. 勾选 Frame 位数，进行设定。

S/PDIF总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

S/PDIF: A0

总线协议设定

AUX传送方向: LSB->MSB Data模式: 24位

Data传送方向: LSB->MSB 奇偶校验: Odd Parity

频率: 2.0480 MHz (Min:0.5MHz, Max:25MHz)

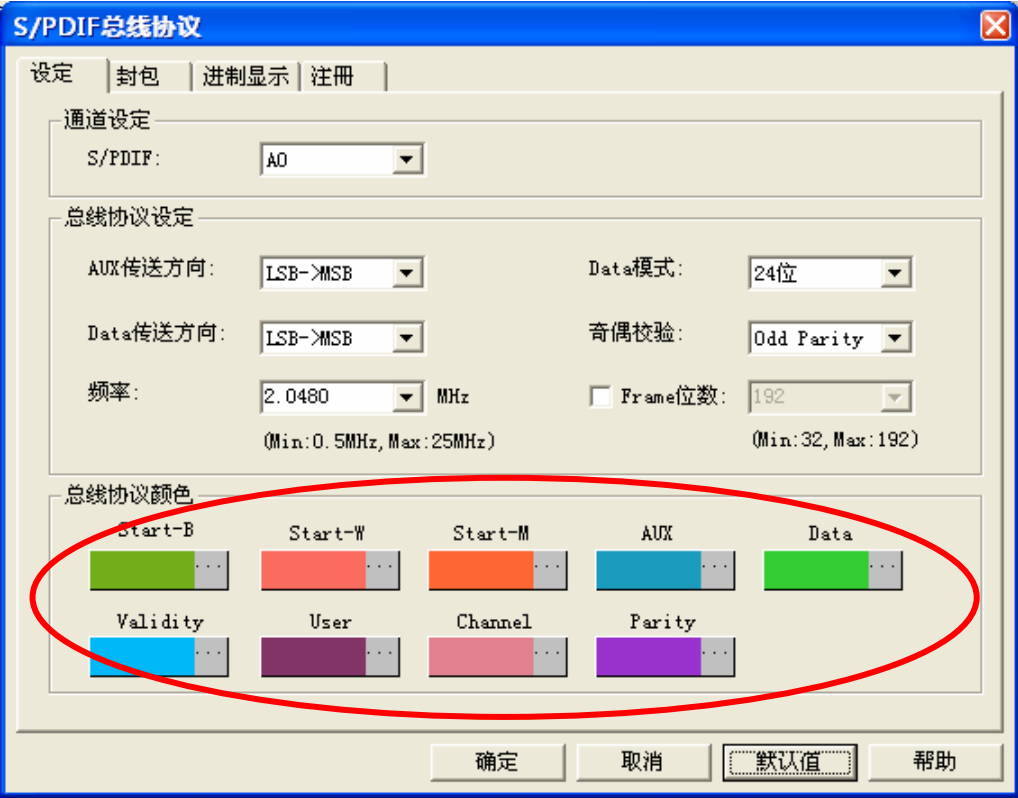
☒ Frame位数: 192 (Min:32, Max:192)

总线协议颜色

Start-B	Start-W	Start-M	AUX	Data
Validity	User	Channel	Parity	

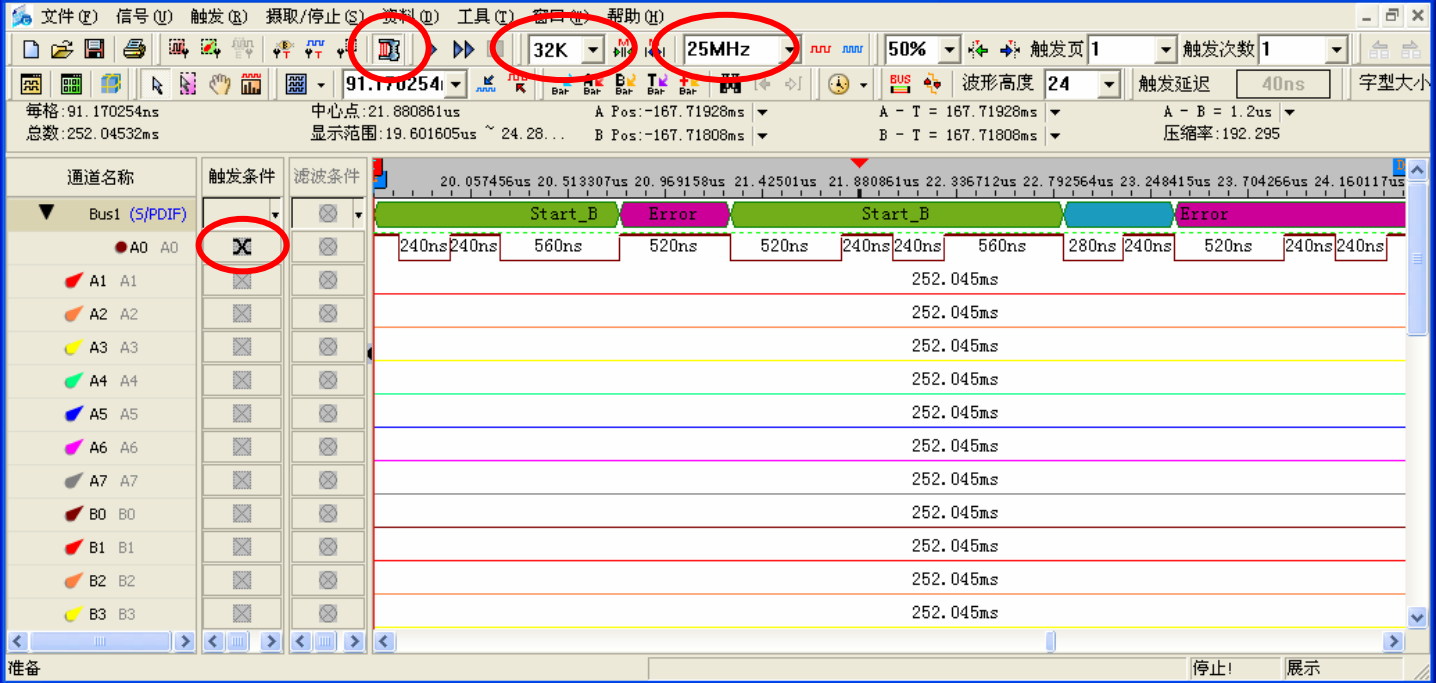
确定 取消 默认值 帮助

STEP 11. 总线协议颜色设定。



STEP 12. 总线协议解码完成图示，启用压缩，任一边沿触发，设定内存容量为 32K，采样频率为 25MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码



封包列表

